

Universidade Federal de Santa Catarina
Atividades de Extensão - Res. Nº 03/CUn/09
Formulário de Tramitação e Registro

Situação: **Relatório Final em Aprovação**
 Protocolo nº: **2014.2072**

Título da Atividade:	Participação em Banca Examinadora de Mestrado
Objetivos e metodologia:	Participar da banca examinadora de mestrado na área de Ciência da Computação intitulada "Tratamento de Requisitos Não-Funcionais em sistemas de Tempo-Real Embarcados Implementados em VHDL/FPGA" da aluna Marcela Leite.
Palavras chave:	mestrado; banca; dissertação
Entidade parceira:	UDESC
Município / Estado:	Joinville / SC
Forma de Extensão:	PARTICIPAÇÃO EM BANCAS
Período de realização:	30/03/2014 a 30/03/2014
Carga horária total da atividade:	8 horas
Número de pessoas atingidas por esta atividade:	10
A atividade receberá algum aporte financeiro?:	Não

Envolvidos nesta atividade de extensão

Coordenador	
Nro do SIAPE:	2047937
Nome do Coordenador:	Gian Ricardo Berkenbrock
CPF do Coordenador:	2864114909
Departamento:	CAMPUS DE JOINVILLE
Centro:	CAMPUS DE JOINVILLE
Regime de trabalho:	DE
Fone de contato:	48-37216417
E-mail:	gian.rb@ufsc.br
Carga horária na atividade:	Não entra no PAD
Número de Horas TOTAIS:	8 horas
Receberá remuneração nesta atividade de extensão?	Não

Outros prof. ou servidores da UFSC envolvidos?	Não
--	-----

Alunos da UFSC envolvidos?	Não
Pessoas externas à UFSC envolvidas?	Não

Outras Considerações

A participação ocorreu conforme esperado.
Essa banca foi realizada na UDESC em Joinville, no programa de pós-graduação em computação aplicada.

Parecer do Departamento:	Aprovado
Data de aprovação:	19/05/2014 - Ad-referendum